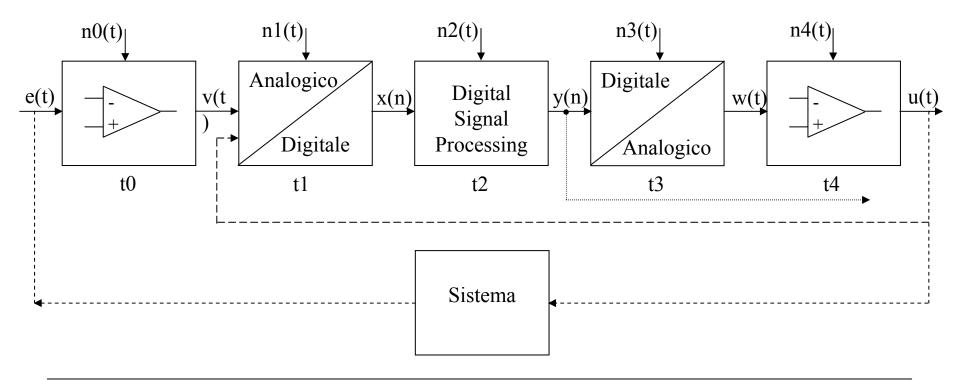
- Flusso dei segnali
- Applicazioni
 - Controllo e regolazione di sistemi (genero u(t) per ottenere un desiderato e(t))
 - Misura o stima o trasferimento di informazione (e(t))
 - Generazione di stimoli (u(t))
- Ogni blocco introduce rumore $(n_i(t)=rumore)$ e impiega un tempo t_i



- Elaborazione analogica
- Stadio di condizionamento tipico:
 - -eventuale stadio a guadagno G $e'(t) = G_1 \cdot e(t) + G_0$
 - –filtro passa-basso (o passa-banda) con frequenza di taglio $f_{ch} < f_s/2$ e ordine m

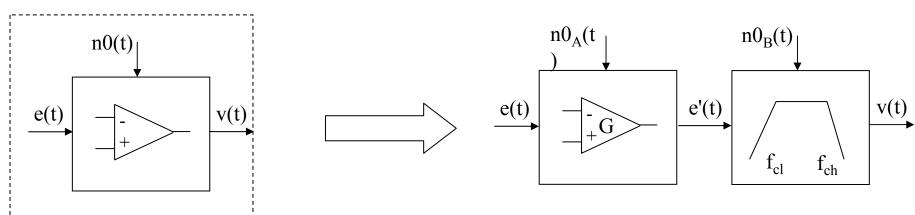
Possibili problemi:

- –Il filtro, di ordine limitato, non attenua sufficientemente oltre f_s/2
- -G non è costante in tutta la banda di interesse (OA, filtro)
- -v(t) risulta in ritardo rispetto a e(t)

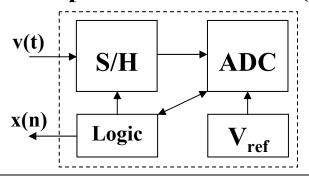
Possibili soluzioni:

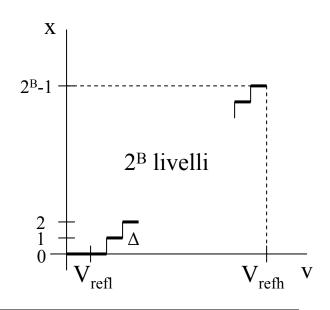
-Sovracampionamento rispetto alla banda utile del segnale

$$-e(t) = \{f_1, f_2\} \longrightarrow f_s >> f_2, f_{ch} >> f_2 \text{ (tip. } f_{ch} \sim 10f_2, f_s \sim 100f_2) \longrightarrow \text{maggiori costi}$$



- Convertitore analogico/digitale
- Lo stadio di conversione è caratterizzato da 3 parametri:
 - Frequenza di campionamento fs (Tempo di conversione Ts = 1/fs)
 - Numero B di bit del convertitore
 - Stabilità delle tensioni di riferimento V_{refh} , V_{refl}
 - Legge di conversione $x=2^{B}(v-V_{refl})/(V_{refh}-V_{refl})$
- $\{x\pm\Delta x, t\pm\Delta t\}$ Rappresentazione implicita del tempo $(t_n-t_{n-1}=Ts=1/fs)$ $x(n)=v(n\cdot T_s)$
- Il rumore associato all'ADC dipende da:
 - tempo di apertura, linearità, Vref,...
 - Rumore di quantizzazione associato a B
 Nota: S/H può non essere utile (es. approx. succ.)





- Convertitore analogico/digitale, rumore di quantizzazione
- Errore di quantizzazione $q_T (q_T < \Delta = 2^{-B}(V_{refh} V_{refl}) = 2^{-B}FS)$

$$\operatorname{trunc}\left[(2^{\mathrm{B}} - 1)\frac{\mathrm{v - Vrefl}}{\mathrm{Vrefh - Vrefl}}\right] \approx \operatorname{trunc}\left[\frac{\mathrm{v - Vrefl}}{\Delta}\right]$$

$$x = \sum_{i=0}^{B-1} b_i 2^i = \{0...2^{\mathrm{B}} - 1\} =$$

$$\operatorname{round}\left[(2^{\mathrm{B}} - 1)\frac{\mathrm{v - Vrefl}}{\mathrm{Vrefh - Vrefl}}\right] \approx \operatorname{round}\left[\frac{\mathrm{v - Vrefl}}{\Delta}\right]$$



- Valore atteso $E(q_T) = \int Pq_T x dx$
- Potenza $\sigma^2(q_T) = \int Pq_T(x-E(q_T))^2 dx = \Delta^2/12$

• SNR =
$$\sigma^2(v)/\sigma^2(q_T)$$
 SNR[dB]=10log($\sigma^2(v)/\sigma^2(q_T)$)

- Convertitore analogico/digitale, rumore di quantizzazione
- Segnale sinusoidale v=Asin(wt) Potenza del segnale $\sigma^2(v)=(1/2\pi)\int (A\sin(wt))^2 d(wt)=A^2/2$
- Il valore di A deve essere massimo possibile ma compreso nel range d'ingresso
- •A≤(Vrefh-Vrefl)/2

ma
$$\Delta=2^{-B}(V_{refh}-V_{refl})$$
 per cui $A=2^{B-1}\Delta$

- Potenza del rumore $\sigma^2(q_T) = \int Pq_T(x-E(q_T))^2 dx = \Delta^2/12$

- SNR =
$$(2^{2B-2}\Delta^2/2)/(\Delta^2/12) = 3 \cdot 2^2 \cdot 2^{2B-3} = (3/2)2^{2B}$$

 $-SNR[dB] = 20B \cdot log 2 + 10log(3/2) = 6B+1.76$

- SNR=
$$(3/2)2^{2B}$$
 SNR[dB]= $_{20Blog2+10log(3/2)} = 6B+1.76$

Nel dominio delle frequenze si avrebbe (FFT a M punti)

$$SNR = \frac{A_{rms}}{\eta} \qquad A_{rms} = \frac{1}{M} \sqrt{X_{avg} [n_i]^2 + X_{avg} [M - n_i]^2} \qquad \eta = \frac{1}{\sqrt{M(M - N_d - 1)}} \left[\sum_{m=1}^{M-1} X_{avnfh} [m]^2 \right]^{\frac{1}{2}}$$

NOTA: dal rumore viene spesso cancellata la componente continua e le armoniche, Nd è il numero delle componenti cancellate +2 (le fondamentali)

- Convertitore analogico/digitale, ENOB
- Effective Number of Bits
 - Misuro SNR totale, conosco $\sigma^2(v)$, calcolo $\sigma^2(q_T)$ e stimo ENOB
 - Se sinusoide, in base a SNR=6B+1.76, stimo ENOB (Numero di Bit effettivi)
- Filtro anti-aliasing
 - Per evitare che le repliche spettrali alle frequenze superiori a fs/2 possano riflettersi in banda a causa dell'aliasing, si mette un filtro passa-basso a $\rm f_{ch} < fs/2$
 - E' possibile valutare l'effetto del rumore residuo SNRa

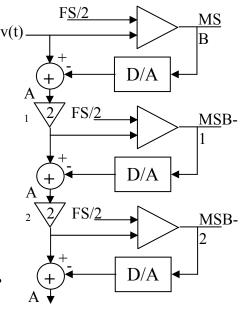
SNRa = (dB/decadefiltro)·log
$$\frac{f_s - f_{ch}}{f_{ch}}$$

- Si dimensiona il filtro a $\rm f_{ch} < f_s/2$ in modo da limitare il rumore di aliasing nello stesso ordine di grandezza del rumore di quantizzazione
- Esempio: qual'è ENOB per un ADC a 14 bit con f_s =40kHz che converte un segnale filtrato a 10kHz con 100dB/decade?
- l'attenuazione tra f_{ch} =10kHz e f_{s} - f_{ch} =30kHz è 100dB*log3=47.71dB = SNRa

- SNRq=6*14+1.76=85.76dB
- SNRt =
$$-20 \log \left(10^{\frac{-85.76}{20}} + 10^{\frac{-47.71}{20}} \right) = 47.58$$
 ENOB=(47.58-1.76)/6=7.6!

- Convertitori analogico/digitale
- Tipi di convertitori A/D tradizionali
- Applicazioni ad elevata velocità (fb > MHz) --- convertitori flash
 - banco di 2^{B} -1 comparatori a soglie differenti (T_{s} = T_{comp} + T_{logic})
- Applicazioni a bassa velocità (fb << MHz) convertitori con D/A in reazione
 - approssimazioni successive MSB->LSB (1 compar., $T_s = N(T_{comp} + T_{logic} + T_{assD/A})$
- Tipi di convertitori A/D "modificati"
 - -ad approssimazioni successive parallele (a residui Ai)
 - -più veloce di quello ad approx. perchè D/A a 1 bit
 - -con un S/H dopo il G=2 può operare in pipeline
- •Tipi di convertitori A/D per usi speciali
 - -convertitori A/D non lineari (es. voce, legge A e μ)
 - -A/D lavora spesso nel campo a minor precisione
 - –Conv. lineare: $D=v+\epsilon_q$ Conv. logaritmica: $D=logv+\epsilon_q$ –Imponendo $\epsilon_q=logk_q$ si ha $D=log(k_qv)$ $\epsilon_{qrel}=$

 $\epsilon_{qrel} = cost.$



- Convertitori analogico/digitale
- Conversione logaritmica per trasmissione del segnale telefonico (problema per $x = 0 \rightarrow y = \ln x = \ln 0 = -\infty$)
- Legge μ (Stati Uniti): traslazione tipo y=ln(1+kx)

y =
$$\frac{\ln(1 + \mu x/FS)}{\ln(1 + \mu)}$$
 µ=255 (si approssima la legge continua con 8 segmenti lineari)

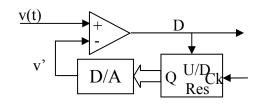
• Legge A (Europa): raccordo con tratto lineare y=lnx per x>1/A e y=kx per x<1/A

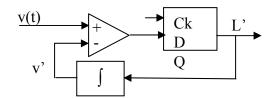
$$y = \begin{cases} \frac{A(x/FS)}{1 + \ln A} & \text{per } x/FS < 1/A \\ 1 + \frac{\ln(x/FS)}{1 + \ln A} & \text{per } x/FS > 1/A \end{cases}$$

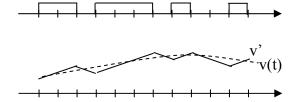
$$A=87.6 \text{ (approssimaz. a 7 segmenti)}$$

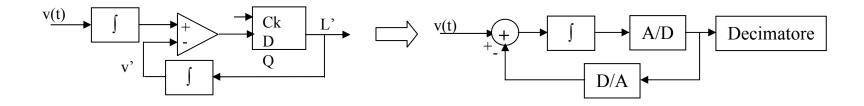
- Per entrambe le leggi SNRq~30dB~ costante su quasi tutto il range
 - -Le pendenze dei segmenti sono scalate secondo potenze di 2
 - **−La codifica del valore è a 8 bit (segno −7-, segmento −6..4-, livello −3..0)**

- Convertitore A/D Sigma/Delta
- Invece di convertire il valore assoluto di v(t) converte le differenze nel tempo
- L'uscita D è una sequenza di bit
- Esempio di convertitore a inseguimento (Q=risultato ADC)
- A inseguimento finito (DC) ho una sequenza 010101...+-+-+
- Integrando tale sequenza ottengo 0 (variazione nulla)
- Aumentando Ck aumento la risoluzione
- La frequenza di lavoro (Ck) è >> della dinamica di v(t)
- Convertitore delta a integratore:
- Caratteristiche simili allo schema sopra
- Maggiore semplicità implementativa
- Convertitore Sigma-delta (prima integro e poi Δ)
- Decimazione mediante filtri numerici

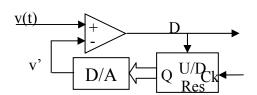








Convertitore A/D Sigma/Delta



- Il convertitore differenziale a inseguimento, per assestare il valore di Q (v(t) a bassa dinamica) deve attendere 2^N colpi di clock (N=dim. contatore)
 - Uscita Q a N bit dopo 2^N colpi di clock
 - Decimazione: rapporto di riduzione = $2^{N}/N$
 - In realtà i decimatori sono filtri
- Il sovracampionamento migliora SNRa (filtro anti-alias meno critico) e SNRq (sparpaglio meglio la densità spettrale del rumore di quantizzazione $q_T = \Delta^2/12f_s$)
 - Ipotesi: rumore quantizzazione additivo bianco (uniformemente distribuito in f)
 - Non vale per v(t) = costante (rumore di quantizzazione "coloratissimo")
- Noise shaping (ulteriore riduzione della densità spettrale di q_T in banda)
 - Convertitore Sigma-Delta nel dominio delle frequenze

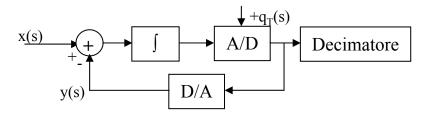
$$Y(s) = \frac{X(s) - Y(s)}{s} \qquad \frac{Y(s)}{X(s)} = \frac{1}{s+1}$$

$$\frac{Y(s)}{X(s)} = \frac{1}{s+1}$$

$$Y(s) = \frac{-Y(s)}{s} + N(s) \qquad \frac{Y(s)}{N(s)} = \frac{s}{s+1}$$

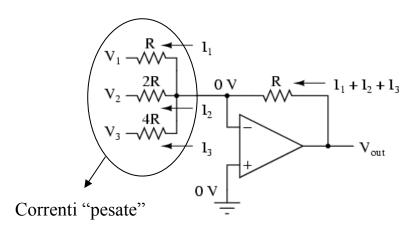
$$\frac{Y(s)}{N(s)} = \frac{s}{s+1}$$

Segnale



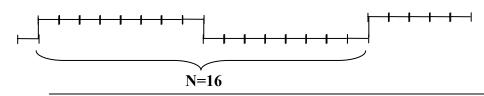
Rumore

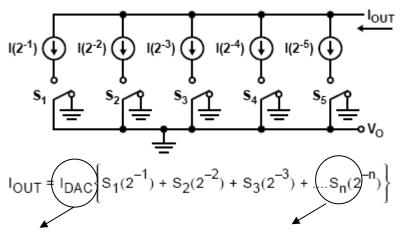
- Convertitori D/A
- Architettura a correnti pesate
 - Come realizzo le correnti?



$$V_{out} = -(V_1 + \frac{V_2}{2} + \frac{V_3}{4})$$

- La soluzione a rete R/2R
- La soluzione PWM





corrente di riferimento (Max I_{OUT})

Stato dello switch (parola binaria)

- Architettura a resistenze pesate
 - Come realizzo le resistenze?

